

# 第28屆

## The 28th VLSI Design/CAD Symposium Renaissance of IC Innovation



# 超大型積體電路設計暨 計算機輔助設計技術研討會

2017/8/01 Tue ▶ 2017/8/04 Fri

墾丁 福華渡假飯店

一年一度臺灣 IC 設計領域規模最大的年度盛會

「超大型積體電路設計暨計算機輔助設計技術研討會 (VLSI Design/CAD Symposium)」  
將於2017年8月1日至4日假墾丁福華渡假飯店舉行。

本屆大會由國立交通大學承辦，以「Renaissance of IC Innovation」為主題，首次依研究主題區分為19個次領域，  
公開廣邀各界稿件；除了口頭及海報論文發表及短期課程外，也邀請多位國內外產、學菁英發表專題演講及安排一系列設計  
與量測前瞻技術論壇和動態展示等活動。

論文徵稿日期 即日起~2017年5月23日(二)止 論文錄取通知 2017年6月23日(五)



- 投稿錄取論文，須至少一位作者註冊並出席發表或海報展示說明。
- 大會設有最佳論文 (Best Paper) 獎項，歡迎各界踴躍投稿，共同參與這難得的年度盛會。

論文投稿主題 以下列主題為主，但不受此限。

### Analog & RF

Biomedical Circuits and Systems  
Data Converters  
Green Power Electronics Circuits and Systems  
PLLs, DLLs, and Wireline Transceivers  
RF/mm-Wave Circuits and Wireless Transceiver  
Sensors Interfaces, Imagers, Displays, and MEMS

### EDA

DFT and Fault Modeling  
Mixed-Signal/RF/Memory/MEMS Test  
Physical-Level Synthesis/Optimization/Verification  
SiP/SOC Test/Reliability and Security  
System and Logic Level Modeling/Synthesis/Optimization/Verification  
Timing/Power/Thermal Optimization and DFM

### Digital & System

Communication Circuits and Systems  
Digital Circuits/FPGA Prototyping/Embedded System  
Multi-Core/NoC/ASIC Design  
Neural Networks and Neuromorphic Engineering  
Signal Processing ICs

### Others

Automotive Electronics  
Emerging Technology (Cloud Computing/IoT/Lab-on-a-Chip)

### 投稿 方式

限以英文撰寫，使用 A4 Double-Column 9pt 格式，  
2~4頁為限，檔案大小不得超過 10MB。  
論文撰寫請參照 IEEE 標準格式，範例請見大會官方網頁。  
一律線上電子投稿，限用 PDF 檔案格式，格式不符恕不接受投稿。

<http://vlsicad2017.nctu.edu.tw>

#### 大會組織

榮譽主席 張惠中  
大會主席 陳嘉仁  
執行秘書 陳宏明  
課程主席 陳科宏、張添垣、李毅郎  
出版主席 洪浩喬、郭建男  
總務主席 許騰尹、劉志尉、廖育德  
財務主席 江蕙如  
公關主席 溫宏斌  
課程主席 曹孝樸、洪崇智  
註冊主席 陳柏宏、賴伯承  
大會秘書 黃佳琪、李珮如、韓淑怡、  
袁家瑩、戴曉惠

#### 指導委員會

主席委員：謝明得 理事長

委員：(依姓氏筆劃序)  
王朝欽 中山大學電機系  
吳誠文 清華大學電機系  
呂良鴻 台灣大學電機系  
李鎮宜 交通大學電子系  
何建明 中研院研究員  
周世傑 交通大學電子系  
徐壽民 清華大學電機系  
葉經緯 中正大學電機系

#### 議程委員

方劭云、王行健、王俊堯、王家慶、王惠貞、江蕙如、何宗易、  
吳仁銘、吳凱強、李建模、李泰成、李淑敏、李進福、呂仁碩、  
呂學坤、孟慶宗、林志宗、李宗賢、林柏宏、林英超、林家民、  
林淵翔、林鴻文、邱一、范志鵬、范育成、洪浩喬、唐經洲、  
高文忠、梁從主、夏世昌、徐碩鴻、張孟凡、張順志、張錫嘉、  
莊英宗、許孟烈、郭建男、郭峻因、陳中和、陳元賢、陳伯奇、  
陳坤志、陳怡然、陳信樹、陳建中、陳昭宏、陳柏宏、陳朝烈、  
陳新、陳啟青、黃元豪、黃世旭、黃弘一、黃育賢、黃宗柱、  
黃俊郎、黃俊達、黃俊銘、黃朝宗、黃順聰、楊家驥、楊清淵、  
溫宏斌、廖育德、趙家佐、劉一宇、劉怡君、劉建男、劉深淵、  
劉傳銘、劉靖家、蔡佩芸、蔡宗亨、蔡建泓、鄭光偉、鄭桂忠、  
鄭國興、鄭湘原、鄭經華、鄭維凱、龔泰石、顏永康、薛木添、  
謝志成、關河鳴、魏一勤、魏嘉玲、蘇慶龍 (依姓氏筆畫排序)

主辦單位：臺灣積體電路設計學會 (TICD)

指導單位：教育部資訊及科技教育司

承辦單位：國立交通大學電子工程學系  
國立交通大學電機工程學系  
國立交通大學資訊工程學系

協辦單位：教育部智慧聯網技術與應用人才培育計畫  
科技部工程司工程科技推廣中心  
工研院資訊與通訊研究所  
國研院國家晶片系統設計中心  
中研院資訊科學研究所

